

上海华力——校园招聘简章

欢迎参加华力 2018 届春招宣讲会 (中科院上硅所)!

时间: 2018/3/15 (周四) 13:30~16:00

地点: 长宁区定西路 1295 号硅所四号楼 4 楼报告厅

流程: 宣讲+笔试

携带: 简历、成绩单和推荐表复印件、水笔、铅笔 (笔头削尖)

公司简介:

“上海华力”由上海华力微电子有限公司 (以下简称“华力一期”), 和上海华力集成电路制造有限公司 (以下简称“华力二期”) 组成, 是上海华虹 (集团) 有限公司下属骨干企业。

“华力一期”快速成长:

“华力一期”成立于 2010 年 1 月, 总投资规模 219 亿, 拥有中国大陆第一条全自动 12 英寸集成电路 Foundry 生产线, 工艺水平可达到 55-40-28 纳米技术等级。采用代工模式, 为设计公司、IDM 公司和其他系统公司代工逻辑和闪存芯片。公司位于中国上海张江高科技园区, 在中国台湾地区、日本、北美等地均设有办公室, 提供销售与技术支持。公司性质为国有控股企业, 目前产线满负荷运行。

“华力二期”正式起航:

在国家和上海市的大力支持下, 2016 年启动建设“909 工程”二次升级改造—华力 12 英寸先进生产线项目, 由华力一期控股的上海华力集成电路制造有限公司 (华力二期) 承担建设和运营任务。本项目列入国家《“十三五”集成电路产业重大生产力布局规划》, 是国家“910 工程”的子项目之一, 也是“十三五”期间上海市重大产业项目和上海市重大工程。本项目总投资 387 亿人民币。建成月产能 4 万片的 12 英寸集成电路芯片生产线, 工艺将覆盖 28-14 纳米技术节点。

应聘方式 (务必提前网申, 网申系统开放日期: 2018 年 3 月 9 日):

1. PC 端申请:

网申地址: <http://www.hotjob.cn/wt/hlmc/web/index>

2. 手机端申请:

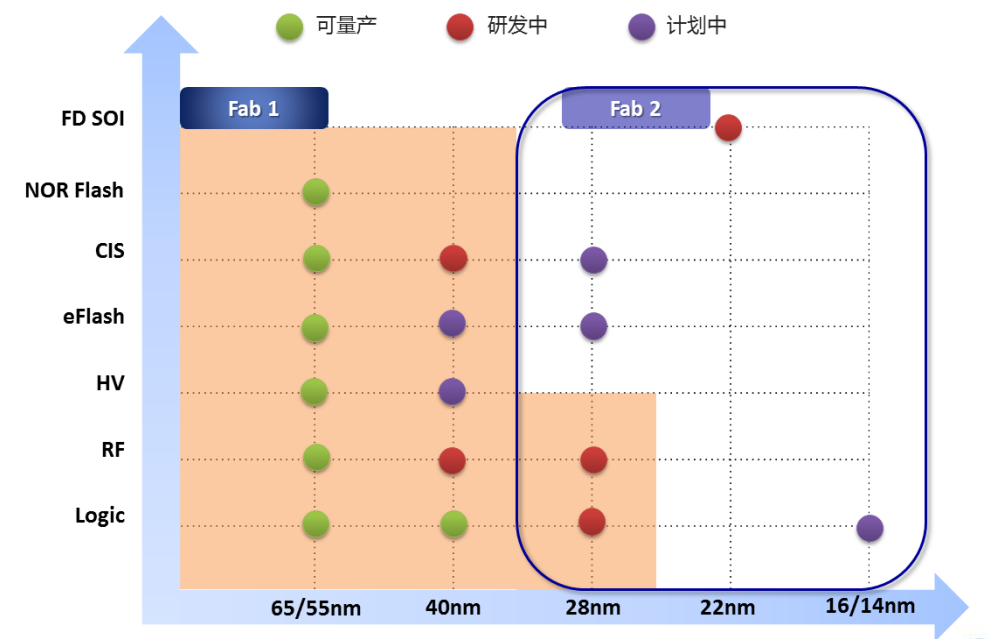
关注“华力微招聘”, 点击菜单“一键申请”-“校园招聘”直接投递简历。

3. 注意事项:

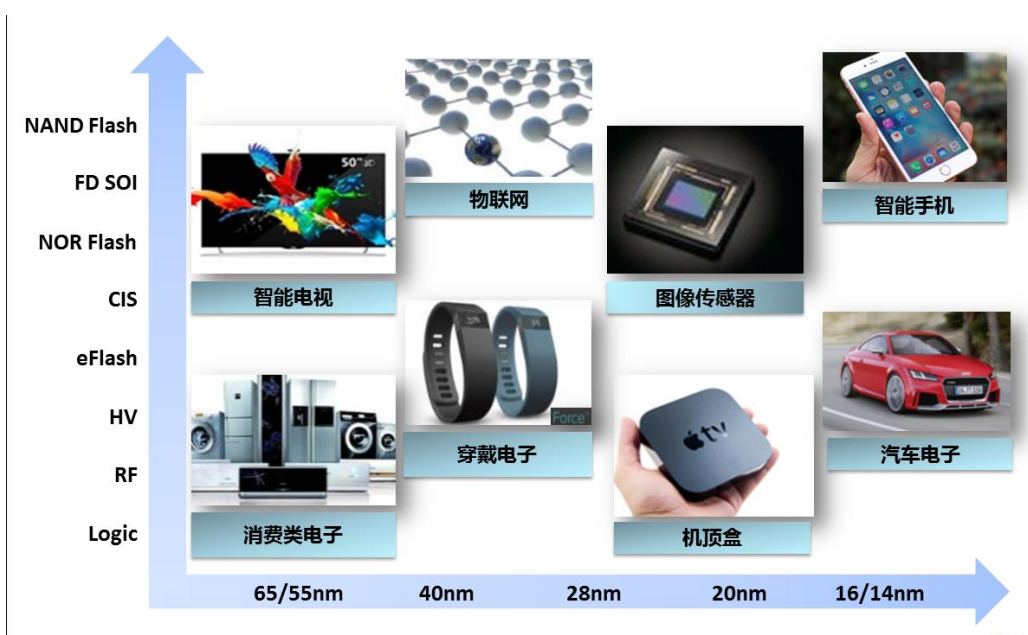
- 1) 每位候选者可投递 1~3 个岗位;
- 2) 网申系统开放周期: 2018 年 3 月 9 日至 2018 年 5 月底。

工艺技术：

- 华力致力于提供完整的晶圆代工服务以及丰富的工艺技术，工艺技术涵盖逻辑工艺、射频、高压、嵌入式闪存和客户特殊工艺。
- 工艺技术水平以 55nm 为起点，并向下延伸至 28nm 等更先进的技术节点。



产品应用：

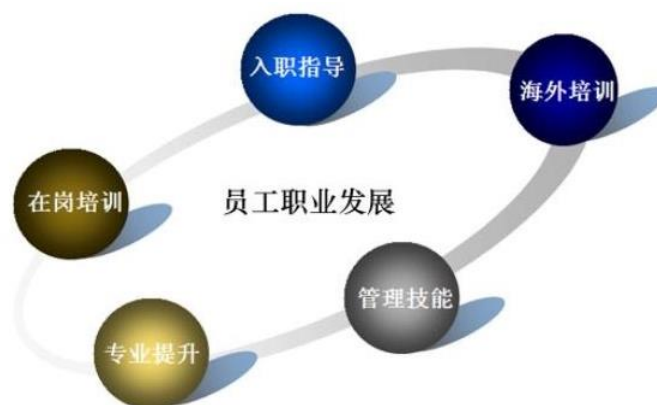


岗位大类	招聘人数	推荐匹配专业
工程技术类	80	微电子、物理、材料、化学、机械、自动化
智能制造类	80	理工类
动力安环类	50	建筑工程与设备、机械类、电气自动化、化学、水处理、环境、安防等
研发设计类	50	集成电路、微电子、物理、计算机
产品品质类	30	微电子、物理、材料、化学、机械、自动化
计划信息类	20	工业工程、管理科学、数学、计算机、软件工程、控制工程
综合职能类	10	财会类、管理类、法学、语言类、理工类等
总计	320	注：专业只是敲门砖。华力欢迎所有有志于半导体事业的年轻人！

培训与

发展：

公司关注员工的个人成长及发展，鼓励员工尝试多种学习方式，在工作中接受不同的机会和挑战，并提供可能的一切帮助和指导，满足员工在各职业发展阶段的不同需求。



其他信息：

官网：<http://www.hlmc.cn>

微信：华力微招聘

地址：上海浦东张江高科技园区高斯路 497 号

电话：(021) 61871212

传真：(021) 61870100

邮编：201203

聘”



关注“华力微招

校招动态尽在掌握

附：上海华力 2018 届春季校园招聘岗位大类及详细计划

上海华力 2018 届春季校园招聘计划

(推荐中科院学子)

1. 工艺工程师

学历：博士/硕士

专业：材料、化学/化工、物理、微电子

职位描述：

- 1) 减少工艺缺陷，改进工艺条件，维护工艺的稳定性，提高成品率；
- 2) 通过优化工艺条件等方法，提高生产效率，保证产能需求；
- 3) 通过 SecondSource、优化作业条件等方法，不断降低成本；
- 4) 参与新材料的评估，协助设备工程师进行相关问题的调查，做好工艺设备的选型、安装调试，按时移交，满足产能需求。
- 5) 工作需要翻班。

2. 工艺集成工程师

学历：博士/硕士

专业：微电子、材料、物理等

职位描述：

- 1) 通过不良解析、工艺优化，对策立项和改善措施实施，提高良品率；
- 2) 推动工艺的优化，提高产品 Cp/Cpk，不断地创造和展开新技术，参与新设备的评估，提高生产能力和品质；
- 3) 协调处理制品生产中的异常事故，采取对策，降低 STOP LOT 率和废弃率；提高品质，提高客户满意度。
- 4) 工作需要翻班。

3. 良率提升工程师

学历：博士/硕士

专业：理工科类

职位描述：

- 1) 分析所负责 Layer (产品) 的 DD 状况，分析主要的问题点，并推动问题的改善；对新模式和重大问题进行分析，及时反馈到相关部门，减小生产线的受损；
- 2) 负责所管辖产品 (Layer) 的 Recipe 状况，并制定改善计划；
- 3) 对问题装置进行 Down 机，对修复后的状况进行跟踪和确认；
- 4) 制定监控规范，在线检测的操作，以保证在线监控组人员有序有指导的工作；
- 5) 负责设备的应用方面的调试任务，保证设备按计划投入使用。

4. OPC (光学临近效应修正) 工程师

学历：博士/硕士

专业：光学、物理、微电子等

职位描述：

- 1) 负责 OPC 数据分析，OPC 模型建立及验证，OPC 程序建立，OPC 持续改进以达成研发目标

- 2) 先进工艺 OPC 模型建立及验证, 先进工艺 OPC, Litho 相关 RET 技术研究
- 3) 支持 TD 集成和 Tapeout, 对应新产品流程, 程序编制, 提高良品率等工作
- 4) 做好 OPC 对 Fab 的工艺转移工作

5. 先进工艺集成研发工程师

学历: 博士/硕士

专业: 微电子、物理、材料等

职位描述:

- 1) 负责新工艺及新技术的开发, 制定工艺流程及具体步骤规格, 并使之适于量产;
- 2) 通过不良解析、工艺优化、器件电性分析, 对策立项和改善措施实施, 提高良品率并通过可靠性验证;
- 3) 推动工艺的简化和优化, 参与新设备、新材料的评估。

6. 先进工艺研发工程师

学历: 博士/硕士

专业: 微电子、物理、材料

职位描述:

- 1) 负责新工艺流程中具体工艺(如光刻, 干刻, 薄膜, 离子注入, 湿法等)的开发和建立, 满足工艺规格的要求;
- 2) 维护工艺稳定, 优化工艺参数, 减少工艺缺陷, 提升制品良品率; 处理工艺过程中出现的各种问题, 保证研发项目按预定计划顺利实施完成;
- 3) 收集实验数据, 整理实验报告, 准备技术文档, 完成技术转移工作;
- 4) 完成新工艺、新材料、新设备的评估、引进工作。

7. 工艺模型 (SPICE) 研发工程师

学历: 博士/硕士

专业: 微电子、物理、计算机

职位描述:

- 1) 负责 Spice 相关测试结构的设计及优化;
- 2) 负责包括逻辑、高压及存储器器件在内等 DC/AC 参数测试及 Spice 建模及维护;
- 3) 负责 SRAM bit cell 的 Spice 建模及维护; 负责 RF 射频 Spice 模型的开发及维护;
- 4) 为客户以及公司相关部门提供 Spice 模型方面的技术支持。

8. 器件设计工程师 (含 TCAD 方向)

学历: 博士

专业: 微电子、物理、材料

职位描述:

- 1) 负责先进逻辑器件, 高压器件(LDMOS), Flash 器件的调试及优化, 配合研发需要, 不断地执行改善计划;
- 2) 负责制定实验计划, 对实验制品进行电性测试及分析, 并完成实验报告;
- 3) 配合集成工程师, 改善器件性能, 提升制品良品率;
- 4) 处理实验制品生产中的异常事故, 使制品生产流畅进行。

9. Logic IP 设计工程师

学历：博士/硕士

专业：微电子，集成电路

职位描述：

- 1) 设计先进工艺中芯片所使用的数字 IP（65 纳米及以下）；
- 2) 定义数字 IP 模块的规格及功能，线路的设计，输入，前仿真和后仿真；
- 3) 与版图工程师一起做版图规划，与测试工程师一起做硅验证测试及侦错。

10. Analog Circuit 设计工程师

学历：博士/硕士

专业：微电子，集成电路

职位描述：

- 1) 设计先进工艺中芯片所使用的模拟、混合信号 IP 模块（65 纳米及以下）；
- 2) 定义 IP 模块的规格及功能线路的设计，输入，前仿真和后仿真；
- 3) 与版图工程师一起做版图规划，与测试工程师一起做硅验证测试及侦错；
- 4) 有下列相关的工作经验优先考虑 - Charge pump, VCO, eFuse, PLL, BGR, Regulator, ADC/DAC etc.

11. Library 设计工程师

学历：博士/硕士

专业：微电子，集成电路

职位描述：

- 1) 熟悉半导体器件原理与数字、模拟电路；
- 2) 设计 Foundry base 的通用型 I/O 及客制化 I/O，设计 ESD 保护的模块与方案，满足不同产品应用的需要；设计 Foundry 工艺研发用 SRAM TQV，为客户定制 SRAM IP 以及开发 Memory compiler；设计 Foundry base 的标准单元库，开发完整的设计文件包，撰写 datasheet；
- 3) 指导版图工程师完成版图规划，协助测试工程师完成硅片级验证。

12. PDK 工程师

学历：博士/硕士/本科

专业：微电子，集成电路，电子相关专业

职位描述：

- 1) 基于 PAS 平台/skill 语言独立开发 PDK library，包括 pcell,callback,CDF,symbol view 等；
- 2) 掌握 Cadence virtuoso，calibre/pvs/icv 等相关 EDA 工具，独立完成 PDK 的仿真验证及物理验证；
- 3) 熟悉器件物理结构、Layout Design Rule 及 spice model，能根据客户及工艺的具体要求完成 PDK 的开发；
- 4) 学习 TCL/perl 等脚本语言，实现 PDK 开发和验证的自动化。

13. 产品工程师

学历：博士/硕士

专业：微电子、材料物理、物理

职位描述：

- 1) 负责产品良率提升：充分运用电性、物性分析工具，整合芯片制程，测试，设计等信

- 息，分析相关数据，快速准确解决良率问题；
- 2) 与客户沟通，处理客户针对产品良率提出的需求，给予技术支持，处理、收集相关数据以解决有关产品良率的技术问题，让客户满意；
 - 3) 负责产品测试后的良率管控及出货控制；
 - 4) 审查设计规则验证的结果，和工艺集成工程师合作拟定违反设计规则的处理措施。

14. 可靠性分析研发工程师

学历：博士/硕士

专业：微电子、物理、材料

职位描述：

- 1) 为解决可靠性失效问题，从事可靠性失效机理测试，研究和方法开发；
- 2) 测试异常数据的验证和问题的解决，撰写可靠性报告；
- 3) 可靠性相关工艺和产品改善方法的研究；
- 4) 测试结构设计。

更多信息，欢迎登陆公司官网或关注公司微信号“华力微招聘”了解。

华力热忱欢迎有工作激情、愿与团队共同前进的优秀学生加入！

