

上海华力——校园招聘简章

@中科院上硅所专场

时间：2018年9月19日（周三）14:00

地点：（嘉定校区）城北路215号10号楼1楼会议室

携带：简历、成绩单、推荐表、铅笔（笔头削尖）、水笔

公司简介：

“上海华力”由上海华力微电子有限公司（以下简称“华力一期”），和上海华力集成电路制造有限公司（以下简称“华力二期”）组成，是上海华虹（集团）有限公司下属骨干企业。

“华力一期”快速成长：

“华力一期”成立于2010年1月，总投资规模219亿，拥有中国大陆第一条全自动12英寸集成电路Foundry生产线，工艺水平可达到55-40-28纳米技术等级。采用代工模式，为设计公司、IDM公司和其他系统公司代工逻辑和闪存芯片。公司位于中国上海张江高科技园区，在中国台湾地区、日本、北美等地均设有办公室，提供销售与技术支持。公司性质为国有控股企业，目前产线满负荷运行。

“华力二期”正式起航：

在国家和上海市的大力支持下，2016年启动建设“909工程”二次升级改造—华力12英寸先进生产线项目，由华力一期控股的上海华力集成电路制造有限公司（华力二期）承担建设和运营任务。本项目列入国家《“十三五”集成电路产业重大生产力布局规划》，是国家“910工程”的子项目之一，也是“十三五”期间上海市重大产业项目和上海市重大工程。本项目总投资387亿人民币。建成月产能4万片的12英寸集成电路芯片生产线，工艺将覆盖28-14纳米技术节点。

应聘方式（务必提前网申）：

1. PC端申请：

网申地址：<http://www.hotjob.cn/zt/hlmc/web/index>

2. 手机端申请：

关注“华力微招聘”，点击菜单“一键申请”-“校园招聘”直接投递简历。

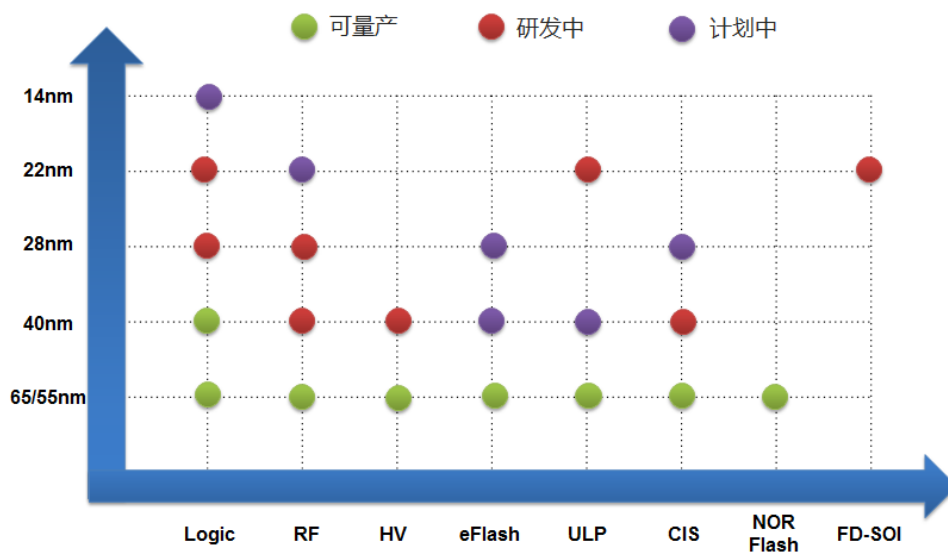
3. 注意事项：

- 1) 每位候选者可投递1个岗位；可选择是否接受岗位调剂
- 2) 网申系统开放周期：2018年9月1日至2018年11月底。

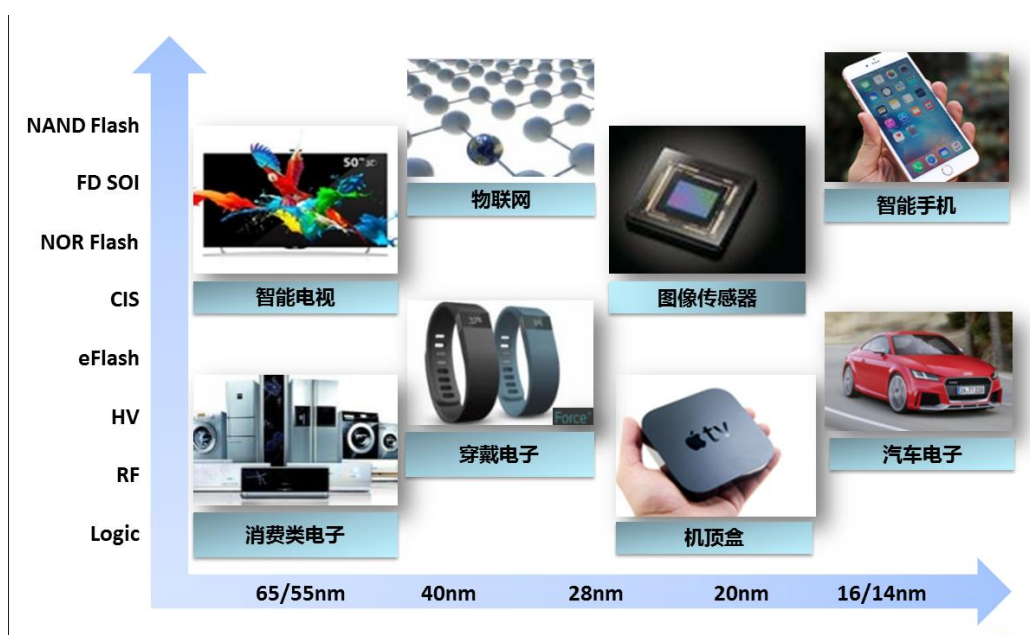
工艺技术：

- 华力致力于提供完整的晶圆代工服务以及丰富的工艺技术，工艺技术涵盖逻辑工艺、射频、高压、嵌入式闪存和客户特殊工艺。
- 工艺技术水平以 55nm 为起点，并向下延伸至 28nm 等更先进的技术节点。

华力工艺技术一览

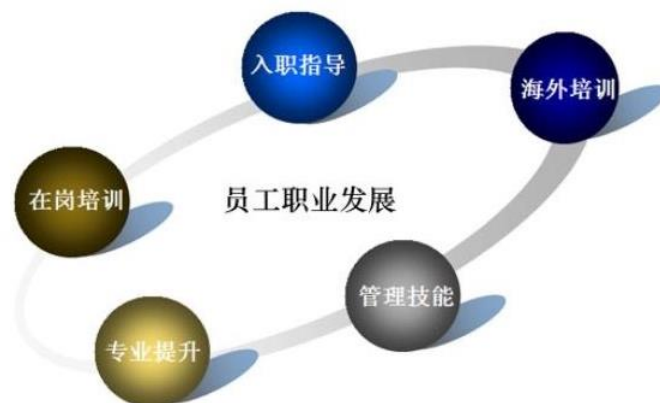


产品应用：



培训与发展:

公司关注员工的个人成长及发展,鼓励员工尝试多种学习方式,在工作中接受不同的机会和挑战,并提供可能的一切帮助和指导,满足员工在各职业发展阶段的不同需求。



其他信息:

官网: <http://www.hlmc.cn>

微信: 华力微招聘

地址: 上海浦东张江高科技园区高斯路 497 号

电话: (021) 61871212

传真: (021) 61870100

邮编: 201203



关注“华力微招聘”
校招动态尽在掌握

附: 上海华力 2019 届校园招聘岗位大类及详细计划

岗位大类	招聘人数	推荐匹配专业
设计研发类	150	集成电路、微电子、物理、计算机
工程技术类	300	微电子、物理、材料、化学、化工、机械、自动化
智能制造类	200	理工类
产品品质类	60	微电子、物理、材料、自动化
动力安环类	50	建筑工程与设备、机械类、电气自动化、化学、水处理、环境、安防等
计划信息类	30	工业工程、管理科学、数学、计算机、软件工程、控制工程
综合职能类	10	财会类、管理类、法学、语言类、理工类等
总计	800	注: 专业只是敲门砖。华力欢迎所有有志于半导体事业的年轻人!

上海华力 2019 届校园招聘计划

(本科及以上)

1. 工艺工程师

学历：博士/硕士

专业：材料、化学/化工、物理、微电子

职位描述：

- 1) 减少工艺缺陷，改进工艺条件，维护工艺的稳定性，提高成品率；
- 2) 通过优化工艺条件等方法，提高生产效率，保证产能需求；
- 3) 通过 SecondSource、优化作业条件等方法，不断降低成本；
- 4) 参与新材料的评估，协助设备工程师进行相关问题的调查，做好工艺设备的选型、安装调试，按时移交，满足产能需求。
- 5) 工作需要翻班。

2. 工艺集成工程师

学历：博士/硕士

专业：微电子、材料、物理等

职位描述：

- 1) 通过不良解析、工艺优化，对策立项和改善措施实施，提高良品率；
- 2) 推动工艺的优化，提高产品 Cp/Cpk，不断地创造和展开新技术，参与新设备的评估，提高生产能力和品质；
- 3) 协调处理制品生产中的异常事故，采取对策，降低 STOP LOT 率和废弃率；提高品质，提高客户满意度。
- 4) 工作需要翻班。

3. 良率提升工程师

学历：博士/硕士

专业：理工科类

职位描述：

- 1) 分析所负责 Layer（产品）的 DD 状况，分析主要的问题点，并推动问题的改善；对新模式和重大问题进行分析，及时反馈到相关部门，减小生产线的受损；
- 2) 负责所管辖产品（Layer）的 Recipe 状况，并制定改善计划；
- 3) 对问题装置进行 Down 机，对修复后的状况进行跟踪和确认；
- 4) 制定监控规范，在线检测的操作，以保证在线监控组人员有序有指导的工作；
- 5) 负责设备的应用方面的调试任务，保证设备按计划投入使用。

4. 先进工艺集成研发工程师

学历：博士/硕士

专业：微电子、物理、材料等

职位描述：

- 1) 负责新工艺及新技术的开发，制定工艺流程及具体步骤规格，并使之适于量产；
- 2) 通过不良解析、工艺优化、器件电性分析，对策立项和改善措施实施，提高良品率并通过可靠性验证；

- 3) 推动工艺的简化和优化，参与新设备、新材料的评估。

5. 先进工艺研发工程师

学历：博士/硕士

专业：微电子、物理、材料

职位描述：

- 1) 负责新工艺流程中具体工艺（如光刻，干刻，薄膜，离子注入，湿法等）的开发和建立，满足工艺规格的要求；
- 2) 维护工艺稳定，优化工艺参数，减少工艺缺陷，提升制品良品率；处理工艺过程中出现的各种问题，保证研发项目按预定计划顺利实施完成；
- 3) 收集实验数据，整理实验报告，准备技术文档，完成技术转移工作；
- 4) 完成新工艺、新材料、新设备的评估、引进工作。

6. 工艺模型（SPICE）研发工程师

学历：博士/硕士

专业：微电子、物理、计算机

职位描述：

- 1) 负责 Spice 相关测试结构的设计及优化；
- 2) 负责包括逻辑、高压及存储器器件在内等 DC/AC 参数测试及 Spice 建模及维护；
- 3) 负责 SRAM bit cell 的 Spice 建模及维护；负责 RF 射频 Spice 模型的开发及维护；
- 4) 为客户以及公司相关部门提供 Spice 模型方面的技术支持。

7. 器件设计工程师（含 TCAD 方向）

学历：博士

专业：微电子、物理、材料

职位描述：

- 1) 负责先进逻辑器件，高压器件(LDMOS), Flash 器件的调试及优化，配合研发需要，不断地执行改善计划；
- 2) 负责制定实验计划，对实验制品进行电性测试及分析，并完成实验报告；
- 3) 配合集成工程师，改善器件性能，提升制品良品率；
- 4) 处理实验制品生产中的异常事故，使制品生产流畅进行。

8. 电路设计工程师

学历：博士/硕士

专业：微电子，集成电路

职位描述：

- 1) 熟悉半导体器件原理与数字、模拟电路；
- 2) 了解数字电路模块、模拟电路模块的规格及功能，线路的设计，输入，前仿真和后仿真；
- 3) 了解 ESD 保护模块设计、SRAM 测试芯片设计、Memory 编译器开发、标准单元库开发；
- 4) 与版图工程师一起做版图规划，与测试工程师一起做硅验证测试及侦错。

9. PDK 工程师

学历：博士/硕士/本科

专业：微电子，集成电路，电子相关专业

职位描述：

- 1) 基于 PAS 平台/skill 语言独立开发 PDK library，包括 pcell,callback,CDF,symbol view 等；
- 2) 掌握 Cadence virtuoso，calibre/pvs/icv 等相关 EDA 工具，独立完成 PDK 的仿真验证及物理验证；
- 3) 熟悉器件物理结构、Layout Design Rule 及 spice model，能根据客户及工艺的具体要求完成 PDK 的开发；
- 4) 学习 TCL/perl 等脚本语言，实现 PDK 开发和验证的自动化。

10. 电路验证工程师

学历：硕士/本科

专业：集成电路，自动化，通信

职位描述：

- 1) 从事 IP 的电路性能评价、以及 IP 相关产品的测试程序开发；
- 2) 负责硅片级 IP 程序开发、评价与验证，如：FLASH/MEMORY COMPILER/SRAM/EFUSE 等；
- 3) 负责 IP 产品板级测试环境搭建与产品验证；
- 4) 负责测试用探针卡、PCB、单片机的设计开发；
- 5) 与设计工程师工艺工程师一起做硅验证测试及侦错，能对 PFA 如 TEM/SEM 等分析手段了解、协同制订测试方案；
- 6) 熟练使用 ATE、Prober、示波器、逻辑分析仪等测试工具；熟悉 Unix/Linux 操作环境，掌握 C、VB、汇编、MATLAB 语言者佳

11. 产品工程师

学历：博士/硕士

专业：微电子、材料物理、物理

职位描述：

- 1) 负责产品良率提升：充分运用电性、物性分析工具，整合芯片制程，测试，设计等信息，分析相关数据，快速准确解决良率问题；
- 2) 与客户沟通，处理客户针对产品良率提出的需求，给予技术支持，处理、收集相关数据以解决有关产品良率的技术问题，让客户满意；
- 3) 负责产品测试后的良率管控及出货控制；
- 4) 审查设计规则验证的结果，和工艺集成工程师合作拟定违反设计规则的处理措施。

12. 失效分析工程师

学历：硕士

专业：电子、物理、材料

职位描述：

- 1) 制订所负责的失效分析设备，分析软件的使用流程和整个流程中各个环节的具体操作规范、方法和注意事项；
- 2) 制订所负责的各类失效分析设备，软件的日常维护保养方法以及相应的管理规程；
- 3) 按照相关规程和作业指导手册开展各类失效分析业务（如 Low Yield FA, Reliability FA, WAT FA 等），从而确保能够提供符合要求的数据、图片、分析报告等；
- 4) 为相关部门工程师提供物性/电性失效分析的技术支持，如参与新产品，新工艺导入

- 过程，研究与之相应的电性分析能力是否具备，并提供相应的解决方案：
- 5) 与外协分析机构合作，共同开展物性/电性失效分析工作。

13. 可靠性分析研发工程师

学历：博士/硕士

专业：微电子、物理、材料

职位描述：

- 1) 为解决可靠性失效问题，从事可靠性失效机理测试，研究和方法开发；
- 2) 测试异常数据的验证和问题的解决，撰写可靠性报告；
- 3) 可靠性相关工艺和产品改善方法的研究；
- 4) 测试结构设计。

更多信息，欢迎登陆公司官网或关注公司微信号“华力微招聘”了解。

华力热忱欢迎有工作激情、愿与团队共同前进的优秀学生加入！

