第20卷第1期		石	崖	酸	盐	学	报		Vo1.20,No.1
1992年 2 月	JOURNAL	OF T	THE	СНП	NESE	CER	AMIC	SOCIETY	February,1992

## 低温烧结SrTiO。陶瓷晶界层电容器

# 材料的掺杂分析\*

### 徐保民 王 鸿\*\* 殷之文

(中国科学院上海硅酸盐研究所)

### 摘 要

借助于晶格常数的精确测定、透射电子显微镜及其电子衍射和X 射线能谱分析,结合材料性能,对还原气氛中低温一次烧结的SrTiO。陶瓷晶界层电容器材料的掺杂状况进行了分析。结果表明Li+不能进入 SrTiO。晶格的填隙位置形成施主。在 Nb<sub>2</sub>O。和 Li<sub>2</sub>O 同时存在的情况下,也没有产生施主-受主相互补偿进入晶格的 现象,而是 Nb<sub>2</sub>O。进入晶格起施主作用使晶粒半导化,Li<sub>2</sub>O 偏析在晶界上,与聚集在晶界上的SiO<sub>2</sub>一起形成活性液相,促进 烧结的进行,并形成复杂的锂硅酸盐化合物产生绝缘性的晶界,从而形成晶界层电容器的显微结构,这是能够在 低温下一次烧成 SrTiO<sub>2</sub> 陶瓷晶界层电容器材料的根本原因。

关键词: 钛酸锶陶瓷, 晶界层电容器, 低温烧结, 掺杂

## 一、引言

SrTiO,陶瓷晶界层电容器由于其过高的烧结温度(一般在1400℃以上)而为工业生产 特别是独石化带来很大困难<sup>11</sup>,而通过添加由碱金属氧化物和SiO。组成的烧结助剂,可以在 还原气氛中于1100—1200℃一次烧成SrTiO。陶瓷晶界层电容器材料<sup>121</sup>。本工作借助于晶格 常数的精确测定、透射电子显微分析,结合材料性能,对这种低温烧结的电容器材料的掺杂 形态进行了分析,以揭示其形成原因。

### 二、实验和结果

样品的制备是采用一次烧成晶界层电容器材料的常规工艺。SrTiO<sub>3</sub>是以化学纯 SrCO<sub>3</sub>、 工业纯TiO<sub>2</sub>为原料,在1000—1200℃合成,烧结助剂由Li<sub>2</sub>O和SiO<sub>2</sub>组成。表1是样品的掺杂 情况和制备条件,对样品G1、G2,其掺杂的Li/Nb 摩尔比远大于1。图1是样品G1、G2的 显微结构,表2是样品的常规介电性能和样品颜色,可见样品G1、G2 是良好的晶界层电容 器材料,样品L是一般的电容器材料(晶粒没有半导化),而样品N则是高温下制备的SrTiO<sub>3</sub>

<sup>\* 1990</sup>年7月26日收到。

<sup>\*\*</sup> 现在上海科学技术大学材料科学系工作。

半导体陶瓷材料。

表 3 是用Guiner-Hägg相机精确测定的晶格常数以及纯 SrTiO,的晶格常数,可知样品 L的晶格常数与纯 SrTiO,十分接近,但样品G1、N的晶格常数均略有增大,这是由于 Nb<sup>3+</sup> 进入到 SrTiO,的晶格造成的<sup>[3]</sup>。

利用TEM、电子衍射和X射线能谱分析对样品G1、G2的微区成分和结构进行了分析, 图 2 和图 3 是典型的分析结果(在 4 个能谱分析图中,凡未加标注的峰都 是 Cu 峰,这是由 仪器本身引起的)。2 种样品的晶粒均是由Sr、Ti组成,衍射花样证明是SrTiO<sub>3</sub>的单一结晶; 它们的晶界成分基本相同,但结构形态不同,样品 G1 在 多晶粒交汇处析出了单晶体,而样 品G2则呈玻璃态。掺杂的SiO<sub>2</sub>主要聚集在晶界上,而掺杂离子Nb<sup>3+</sup>、Li<sup>+</sup>由于仪器的限制未 能检测出,但对图 2c 的衍射花样进行标定,证明其是 Li<sub>8</sub>Si<sub>2</sub>O<sub>7</sub>,这说明在样品 G1 的多晶粒 交汇处形成了锂硅酸盐结晶体。样品G2代表了烧结时的形态,因此在烧结过程中确实形成 了能浸润固相颗粒的液相,烧结是以活性液相烧结为主进行的。

<b>C</b>	Doping	condition	Sintaning and distant	Cooline and iting
Sample	Nb <sub>2</sub> O <sub>5</sub> Sintering aid		Sintering condition-	Cooling condition
G1	Doped	Doped	1175°C/3h	Naturally, N <sub>2</sub>
G2	Doped	Doped	1175°C/3h	Quenching, air
L	Undoped	Doped	1175°C/3h	Naturally, N <sub>2</sub>
N	Doped	Undoped	1400°C/4h	Naturally, N <sub>2</sub>

表 <sup>1</sup> 样品的制备条件 Table 1 Samples and their fabricating conditions

\* Atmosphere condition is N<sub>2</sub>+6% H<sub>2</sub>.



(a) G1



图 1 样品G1、G2的显微结构 Fig. 1 Microstructures of sample G1, G2 (600×)

### 表 2 样品颜色与样品性能

#### Table 2 Color and properties of samples

Sample	· Color	e/e°	tgð(%)*	Resistivity(Q.cm)
G1	Black	5.04×104	3.50	1.3×10 <sup>10</sup>
G2	Black	4.95×104	3.13	1.5×10 <sup>10</sup>
L	Yellow	900	6.88	5.4×10°
Ν.	Black			8.50

\* Measuring frequency: 1 kHz.

#### 表 3 样品的晶胞常数

	-	•
Sample	Cell parameter	Standard deviation
SrTiO,	3.9050*	-
L	3.904987	0.000142
G1	• 3.905879	0.000322
N	3.906454	0.000353

Table 3 Cell parameters of samples

\* From JCPDS card 35-734.



(a) Triple grain junction of sample G1 (bright-field,  $20000 \times$ )

(C)1994-2019 China Academic Journal Electronic Publishing House. All rights reserved. http://www.cnki.net



(b) Electron diffraction pattern and X-ray energy dispersive spectrum of grain, which proved to be SrTiO<sub>3</sub> crysta<sup>1</sup>



Electron diffraction pattern and X-ray energy dispersive spectrum of triple grain junction, which proves (c) to be Li<sub>5</sub>Si<sub>2</sub>O<sub>7</sub> crystal 样品G1的TEM和EDAX分析结果

Fig. 2 TEM and EDAX analyses of sample G1

图 2



(a) Triple grain junction of sample G2 (dark-field,  $30000 \times$ )



(b) Electron diffraction pattern and X-ray energy dispersive spectrum of grain, which proved to be SrTiO<sub>3</sub> crystal



(c) Electron diffraction pattern and X-ray energy dispersive spectrum of triple grain junction, which proved to be glassy phase

图 3 样品G2的TEM和EDAX分析结果

Fig. 3 TEM and EDAX analyses of sample G2

三、讨 论

对ZnO+Li\*的半导体陶瓷系统的研究发现<sup>[4]</sup>,还原性气氛烧结易使Li\*进入填隙位置形成施主。而本研究结果表明,未掺杂Nb<sub>2</sub>O<sub>3</sub>,仅掺杂Li<sub>2</sub>O的样品L在还原性气氛中烧结时,晶粒并没有半导化,且晶格常数与纯SrTiO<sub>3</sub>+分接近,说明与易形成填隙掺杂的纤锌矿型结构的ZnO陶瓷不同,对钙钛矿型结构的SrTiO<sub>3</sub>陶瓷,即使在还原性气氛中烧结Li\*也不能进入晶格的填隙位置而形成施主。

Nb<sup>3+</sup>以施主形式进入 SrTiO<sub>3</sub>晶格是众所周知的。在本工作中,只有掺杂 Nb<sub>2</sub>O<sub>5</sub>的样品 G1和G2在低温下烧结时才能使晶粒半导化,也说明了Nb<sup>3+</sup>的施主掺杂作用。对样品 G1和G2· 除了 Li<sup>+</sup> 外没有掺杂任何受主杂质,但其在还原气氛烧结和施主掺杂的情况下仍能具有高达 10<sup>10</sup>Ω·cm 的表观电阻率,且其晶粒是半导化的,而且样品 G1在多晶粒交汇处形成了锂硅酸 盐,可知Li<sup>+</sup>确实偏析在晶界上,从而起形成绝缘性晶界的作用。剩下的问题是Li<sup>+</sup>能否进入 样品G1和G2晶格的格点位置。 由于 $r_{L1}$ +=0.74Å,  $r_{Sr^2}$ +=1.44Å,  $\left|\frac{r_{Sr^2} + - r_{L1} +}{r_{Sr^2} +}\right|$ =48.6%>30%, 两者基本上不能 置换<sup>[5]</sup>, 而且样品L的晶格常数与纯SrTiO,十分接近,样品G1和N的晶格常数差异很小,因 此Li<sup>+</sup>不可能占据 SrTiO,晶格的A位。因而若Li<sup>+</sup>能进入样品 G1和G2的晶格,则只能占据 SrTiO,晶格的B位。

利用各种形式的Li盐在空气中低温烧结BaTiO<sub>3</sub>陶瓷时,发现Li<sup>+</sup>可以进入晶格的B位<sup>[6]</sup>: Li<sub>2</sub>O(-2TiO<sub>2</sub>)→2Li<sup>''</sup><sub>Ti</sub>+O<sub>0</sub>+3V; (1) 而表现出强烈的受主性质。对样品G1或G2,如果Li<sup>+</sup>能以(1)式的形式进入晶格,而Nb<sup>5</sup>+

而表现出强烈的受主性质。对样面GI或G2,如果 Li 能以(1)式的形式近八面相,而100 + 能以施主形式进入晶格,则由于施主-受主的相互补偿效应<sup>[7]</sup>,Nb<sup>5+</sup>和Li<sup>+</sup> 均应比单独存在 时更加容易进入晶格,产生如下的反应:

$$Nb_2O_5 + Li_2O(-4TiO_2) \longrightarrow 2Nb_{Ti} + 2Li_{Ti}'' + 6O_0 + 2V_0''$$
(2)

或:  $3Nb_2O_5 + Li_2O(-8TiO_2) \longrightarrow 6Nb_{Ti} + 2Li_{Ti}'' + 16O_0$  (3)

由于掺杂的Li/Nb摩尔比远大于1,因而更可能以(2)式的方式进行。但无论怎样的缺陷补偿方式,均没有电子产生,晶粒应当是绝缘的,这与实验结果相矛盾。由此可见,对于样品G1和G2,没有产生施主-受主互相补偿进入晶格的反应,而是施主杂质Nb<sup>3+</sup>进入晶格, 但受主性的杂质Li<sup>+</sup>偏析在晶界上。

在晶界上偏析的主要杂质 Li<sub>2</sub>O,和晶界上的 SiO<sub>2</sub> 一起形成良好的液相系统促进烧结的 进行,而作为典型网络变型体的 Li<sub>2</sub>O,不仅降低了液相的粘度和生成温度,还增强了液相的 析晶能力<sup>[4]</sup>,于是缓慢冷却的样品G1的晶界能够析晶而形成完好的锂硅酸盐的结晶体,而急 冷处理的 G2 样品晶界来不及析晶,保持了高温下的液相状态成为非晶体,这与透射电子显 微分析的结果是相符的。

与空气中低温烧结的BaTiO,陶瓷不同<sup>[7]</sup>,在Nb<sub>2</sub>O<sub>5</sub>和Li<sub>2</sub>O都存在的情况下,还原气氛 中低温烧结SrTiO,陶瓷不会产生施主-受主互相补偿进入晶格的现象,这可能是因为在还原 气氛和施主掺杂以及活性液相存在的条件下,首先产生了SrTiO,的本征氧挥发<sup>[9]</sup>:

$$O_0 \longrightarrow V_{\ddot{0}} + 2e' + \frac{1}{2}O_2 \uparrow$$

这既使晶粒半导化,同时大量本征氧空位的出现会阻碍反应(1)和(2)向右进行,从而 阻止了 Li\* 进入晶格。

## 四、结 论

1. 在还原气氛中低温烧结SrTiO。陶瓷时,Li\*不能进入晶格的填隙位置形成施主。

2. 在 Nb<sub>2</sub>O<sub>5</sub>和Li<sub>2</sub>O 都存在的情况下,还原气氛中低温烧结的 SrTiO,陶瓷不会产生施 主-受主互相补偿进入晶格的现象。而是 Nb<sub>2</sub>O<sub>5</sub> 进入晶格起施主作用使晶粒半导化,Li<sub>2</sub>O偏 析在晶界上,与聚集在晶界上的 SiO<sub>2</sub> 一起形成活性液相促进烧结的进行,并形成复杂的锂 硅酸盐化合物产生绝缘性的晶界,从而形成了晶界层电容器的显微结构。

#### 参考文献

[1] G. Goodman, Advances in Ceramics, Vol. 1, Ed. by L.M. Levinson and D.C. Hill, ACS, Columbus (1981)

21

261.

22

- Xu Baomin, Wang Hong, and Yin Zhiwen, Study on Sintering SrTiO, GBBL Capacitors at Low Tempera tures, Presented at the 92nd Annual Meeting of the American Ceramic Society, Dallas, Texas, April 22– 26, 1990.
- [3] 张树人, "SrTiO, 陶瓷晶界层电容器材料的研制", 中国科学院上海硅酸盐研究所硕士毕业论文(1986)。
- [4] J.J. Lander, J. Phys. Chem. Solids, 15 (1960) 324.
- [5] 张孝文, 薛万荣, 杨兆雄, 《固体材料结构基础》, 中国建筑工业出版社 (1980) 234。
- [6] J.M. Haussone, High Techn. Ceramics, Ed. by P.Vincenzini, Elsevier Science Publishers B.V. (1987) 1515.
- [7] Ian Burn, J. Mat. Sci., 17 (1982) 1398.
- [8] 华东化工学院等校编,《玻璃工艺原理》,中国建筑工业出版社(1981) 35-39, 73-77。
- [9] 钟吉品,赵梅瑜,王鸿,无机材料学报,2[1] (1988) 22。

#### THE DOPING ANALYSIS OF STIO, GBBL CAPACITORS SINTERED

#### AT LOW TEMPERATURES

Xu Baomin Wang Hong\* Yin Zhiwen (Shanghai Institute of Ceramics, Academia Sinica)

#### Abstract

By use of cell parameters measurement, transmission electron microscopy, electron diffraction and X-ray energy spectrum, and combining with the properties of the samples, the doping state of  $SrTiO_3$  GBBL capacitors single-fired at low temperature in reducing atmosphere was analyzed. The results show that Li<sup>+</sup> ion can not incorporate into the interstitial site of  $SrTiO_3$  lattice to act as a donor. Under the circumstance of coexistance of Nb<sub>2</sub>O<sub>5</sub> and Li<sub>2</sub>O, the phenomenon of incorporation into lattice by donor-acceptor compensation mechanism does not occur. The microstructure of  $SrTiO_3$  GBBL capacitors is developed by the incorporation of Nb<sub>2</sub>O<sub>5</sub> into  $SrTiO_3$  lattice, which makes grain semiconducting, and the precipitation of Li<sub>2</sub>O in grain boundaries, which makes grain boundaries insulating by forming complicated lithium silicates and promotes sintering process by forming reactive liquid phase with SiO<sub>2</sub> assembled in grain boundaries. That is the essential reason why  $SrTiO_3$ GBBL capacitors can be single-fired at low temperatures.

Key words: strontium titanate ceramics, GBBL capacitors, sintering at low temperatures, doping

\* Department of Materials Science and Engineering, Shanghai University of Science and Technology